



CASE

Congreso Argentino de Sistemas Embebidos

www.sase.com.ar

14 al 16 de agosto 2013

FI-UBA, Buenos Aires, Argentina.

Introducción – Introduction

“Sistema embebido” es el nombre que reciben los equipos electrónicos que incluyen el procesamiento de datos, pero que a diferencia de una computadora personal, están diseñados para satisfacer una función específica, como ser un reloj, un reproductor de MP3, un teléfono celular, un router o el control de un automóvil. El cerebro de un sistema embebido es típicamente un microcontrolador, aunque los datos también pueden ser procesados por un DSP, una FPGA, un microprocesador o un ASIC, y su diseño está optimizado para reducir su tamaño, su costo y/o su consumo, aumentar su confiabilidad y mejorar su desempeño.

"Embedded system" is the name given to electronic equipment including data processing, but unlike a personal computer, are designed to fulfill a specific function, such as a clock, an MP3 player, a cell phone, a router or a vehicle control. The brain of an embedded system is typically a microcontroller, but the data can also be processed by a DSP, FPGA, ASIC or a microprocessor, and its design is optimized to reduce the size, cost and / or consumption, increase reliability and improve performance.

Objetivos – Goals

Los objetivos específicos del CASE son:

- Ofrecer un lugar de encuentro para investigadores y profesionales y estimular la vinculación y colaboración.
- Difundir en el medio académico los adelantos científicos y tecnológicos.
- Estimular en los estudiantes el interés por la investigación en el área de los sistemas embebidos.

The specific goals for CASE are:

- *Provide a meeting place for researchers and professionals and to stimulate engagement and collaboration.*
- *Disseminate in academic scientific and technological advances.*
- *To stimulate the students' interest in research in the area of embedded systems.*

Temas de interés – Topics

Protocolos y comunicaciones, RTOS, FPGAs y HDLs, Implementación de Sistemas Embebidos, Linux Embebido, DSP, Software embebido, ASICs, Arquitectura de procesadores, Robótica y Bioingeniería.

Communications and protocols, RTOS, FPGA and HDLs, Implementation of Embedded Systems, Embedded Linux, DSP, Embedded Software, ASICs, Processor 's architecture, Robotics and Bioengineering.

Envío de trabajos – Works submissions

Los trabajos pueden presentarse en tres categorías “Artículo”, “Foro tecnológico” y “Póster”.

Todos los trabajos aceptados serán presentados durante la Sesión de Posters de CASE y los destacados tendrán una presentación oral.

Los artículos de la conferencia serán enviados para su inclusión en IEEE Xplore y en otras bases de datos A&I (Abstracting and Indexing).

Para ser aceptados los artículos deben entrar en el ámbito de la conferencia, ser originales, no deben haber sido presentados en otros eventos, el texto debe ser claro y coherente. En la categoría artículo los trabajos deben estar escritos en idioma Inglés.

Los trabajos se recibirán en el sitio web, de acuerdo con las condiciones y el formato que se detallan en www.sase.com.ar.

Papers can be presented in three categories: Regular Papers, Technical Forum and Posters.

All accepted works will be presented during Poster Sessions at CASE and distinguished contributions will be presented in special sessions.

Conference content will be submitted for inclusion into IEEE Xplore as well as other Abstracting and Indexing (A&I) databases.

In order to be accepted the papers should enter in the scope of the conference, be an original work, the work should not have been presented elsewhere, the text should be clear, and consistent. Regular papers should be written in English.

Works will be received at the site, according to the conditions and format described at www.sase.com.ar.

Fechas importantes – Important due dates

- Deadline for paper submissions: April 24th, 2013 – **NEW!**
- CASE2013: August 14th to 16th, 2013