



SASE

Simposio Argentino de Sistemas Embebidos

Industria & Academia

www.sase.com.ar

14 al 16 de agosto de 2013 – 9:00 a 17:10hs

FI-UBA, Av. Paseo Colón 850, Buenos Aires, Argentina

Miércoles 14 de Agosto de 2013

	Workshops						Tutoriales						
	Aula L3 (1er piso)	Aula L4 (1er piso)	Aula L9 (1er piso)	Aula L11 (1er piso)	Aula L14 (1er piso)	Aula Egriet (3er piso)	Aula 200 (2do piso)	Aula 201 (2do piso)	Aula 202 (2do piso)	Aula 203 (2do piso)	Aula 302 (3er piso)	Aula 303 (3er piso)	Aula 319 (3er piso)
9:00 a 10:30	Soluciones p/conectividad Wireless (1/4)	Diseño de SE usando placa Lanin (1/6)	Introducción a las FPGA turno mañ.(1/6)	Framework p/statecharts RKH (1/4)	SAM 4 Cortex-M4 de Atmel (1/2)	Android over BeagleBoard xM (Parte 1/2)	Linux para Sistemas Embebidos	Introd. al diseño con FPGAs y HDLs	Introducción general a los Sist. Embebi.	Introducción general a los Sist. Embebi.	Introd. a WSN (hacia internet del futuro)		
Coffee-Break en hall central de cada piso 1er piso: Concurso de proyectos estudiantiles 2do piso: Salón de Auspiciantes													
10:50 a 12:20	Soluciones p/conectividad Wireless (2/4)	Diseño de SE usando placa Lanin (2/6)	Introducción a las FPGA turno mañ.(2/6)	Framework p/statecharts RKH (2/4)	SAM 4 Cortex-M4 de Atmel (2/2)	Android over BeagleBoard xM (Parte 1/2)	Drivers para Linux Embebido y Android	Diseño y verificación de sist. complejos	ARMando el rompecabeza de 32 bits	Arquitectura y programación de PIC18F -1/3	Protocolo IEEE 802.15.4	Orbcomm: Sist. Satelital p/soluc. M2M	ARM Architecture Fundamentals*
Almuerzo													
13:50 a 15:20	Soluciones p/conectividad Wireless (3/4)		Introducción a las FPGA turno tarde(1/6)	Framework p/statecharts RKH (3/4)	Kinetics K Cortex-M4 y RTOS MQX (1/2)	NXP LPC1769 LPCXpresso (Parte 1/6)	Introducción a los RTOS	Manufactura de circuitos electrónicos	Digi: conectividad WiFi con XBee	Arquitectura y programación de PIC18F -2/3	Introducción al procesamiento de señales	Sistemas distribuidos	The ARM Processor Roadmap*
Coffee-Break en hall central de cada piso 1er piso: Concurso de proyectos estudiantiles 2do piso: Salón de Auspiciantes Pegado de los Posters CASE2013 en cada aula correspondiente													
15:40 a 17:10	Soluciones p/conectividad Wireless (4/4)		Introducción a las FPGA turno tarde(2/6)	Framework p/statecharts RKH (4/4)	Kinetics K Cortex-M4 y RTOS MQX (2/2)	NXP LPC1769 LPCXpresso (Parte 2/6)	Desarrollando sobre RTOS	Fabricación de Impresos Multicapas	Digi: ConnectCard i.MX28. ARM9	Arquitectura y programación de PIC18F -3/3	Arquitectura de DSP	"e-Basic" para iniciarse en la microcomputa.	The ARM University Program*
Aula Magna (Planta Baja): Acto de apertura													

Detalle:

* Actividades desarrolladas en idioma inglés

Introducción a los Sist. Embebidos	FPGAs y HDLs	Software Embebido	ASICs – Application Specific Integ. Circ.	Arquitectura de Procesadores	RTOS - Real Time Operating Systems	Coffee Breaks
Protocolos y Comunicaciones	DSP - Digital Signal Processing	Linux Embebido	Robótica	Fabricación de Sist. Embebidos	Bioingeniería	Conferencia plenaria

Auspiciantes Diamond:





SASE

Simposio Argentino de Sistemas Embebidos

Industria & Academia

www.sase.com.ar

14 al 16 de agosto de 2013 – 9:00 a 17:10hs

FI-UBA, Av. Paseo Colón 850, Buenos Aires, Argentina

Jueves 15 de Agosto de 2013

	Workshops						Tutoriales							
	Aula L3 (1er piso)	Aula L4 (1er piso)	Aula L9 (1er piso)	Aula L11 (1er piso)	Aula L14 (1er piso)	Aula Egriet (3er piso)	Aula 200 (2do piso)	Aula 201 (2do piso)	Aula 202 (2do piso)	Aula 203 (2do piso)	Aula 302 (3er piso)	Aula 303 (3er piso)	Aula 319 (3er piso)	
9:00 a 10:30	RFID Wireless c/Cortex-M4 LowPower(1/4)	Diseño de SE usando placa Lanin (3/6)	Introducción a las FPGA turno mañ.(3/6)	Programación en C sobre MSP430 (1/4)	Telit: Program. de módulos celulares (2/2)	uC 9S08 de 8 bits y C para novatos (1/4)	Ruidos, EMI, Inmun. electro., y ESD (1/2)	SoCs sobre FPGAs (sist. c/ procesadores)	El ARM Cortex-M3 DECLASSIFIED	Build System Yocto	Protocolos SPI e I ² C	Quectel Wireless Solutions	ConnectCard, SoM Cortex-A y ARM9	
Coffee-Break en hall central de cada piso 1er piso: Concurso de proyectos estudiantiles 2do piso: Salón de Auspiciantes Presentación Posters CASE2013 en Aula 203: Linux, RTOS y SW-E														
10:50 a 12:20	RFID Wireless c/Cortex-M4 LowPower(2/4)	Diseño de SE usando placa Lanin (4/6)	Introducción a las FPGA turno mañ.(4/6)	Programación en C sobre MSP430 (2/4)	Telit: Program. de módulos celulares (2/2)	uC 9S08 de 8 bits y C para novatos (2/4)	Ruidos, EMI, Inmun. electro., y ESD (2/2)	Ejemplos de aplicaciones con FPGAs	Comunicación mediante TCP/IP s/ WiFi	Mobile Linux vs. Android	6LOWPAN - IPv6 para WSN	Arquitectura y programación de PIC24F -1/3	Freescale: ARM de alto desempeño	
Almuerzo														
13:50 a 15:20	RFID Wireless c/Cortex-M4 LowPower(3/4)	Comunicación mediante ZigBee (1/2)	Introducción a las FPGA turno tarde(3/6)	Programación en C sobre MSP430 (3/4)	Kinetis L Cortex-M0 de Freescale (1/2)	NXP LPC1769 LPCXpresso (Parte 3/6)	Soluciones Inalámbricas XBee	Soldadura, tecnología y retrabajo SMD	iMX / Vybrid Dual Core Alto Rendimiento	CASE2013 Papers Distinguidos	Implementación de filtros FIR sobre FPGA	Arquitectura y programación de PIC24F -2/3	ARM RTX: a RTOS that is really free*	
Coffee-Break en hall central de cada piso 1er piso: Concurso de proyectos estudiantiles 2do piso: Salón de Auspiciantes Presentación Posters CASE2013 en aula 203: Robótica + Arq. Procesadores														
15:40 a 17:10	RFID Wireless c/Cortex-M4 LowPower(4/4)	Comunicación mediante ZigBee (2/2)	Introducción a las FPGA turno tarde(4/6)	Programación en C sobre MSP430 (4/4)	Kinetis L Cortex-M0 de Freescale (2/2)	NXP LPC1769 LPCXpresso (Parte 4/6)	Introducción práctica al FPGA	Manufactura electrónica en alta gama	Atmel SAM4: Cortex-M4 para DSP	CASE2013 Papers Distinguidos	Transformada wavelet sobre FPGA	Arquitectura y programación de PIC24F -3/3	Cortex Trace debugging*	

Detalle:

* Actividades desarrolladas en idioma inglés

Introducción a los Sist. Embebidos	FPGAs y HDLs	Software Embebido	ASICs – Application Specific Integ. Circ.	Arquitectura de Procesadores	RTOS - Real Time Operating Systems	Coffee Breaks
Protocolos y Comunicaciones	DSP - Digital Signal Processing	Linux Embebido	Robótica	Fabricación de Sist. Embebidos	Bioingeniería	Conferencia plenaria

Auspiciantes Diamond:





SASE

Simposio Argentino de Sistemas Embebidos

Industria & Academia

www.sase.com.ar

14 al 16 de agosto de 2013 – 9:00 a 17:10hs

FI-UBA, Av. Paseo Colón 850, Buenos Aires, Argentina

Viernes 16 de Agosto de 2013

	Workshops						Tutoriales							
	Aula L3 (1er piso)	Aula L4 (1er piso)	Aula L9 (1er piso)	Aula L11 (1er piso)	Aula L14 (1er piso)	Aula Egriet (3er piso)	Aula 200 (2do piso)	Aula 201 (2do piso)	Aula 202 (2do piso)	Aula 203 (2do piso)	Aula 302 (3er piso)	Aula 303 (3er piso)	Aula 319 (3er piso)	
9:00 a 10:30		Diseño de SE usando placa Lanin (5/6)	Introducción a las FPGA turno mañ.(5/6)	Soluciones Wireless de Microchip (1/4)	Desarrollo de proyectos con EDA/MDA(1/2)	uC 9S08 de 8 bits y C para novatos (3/4)	Adqui y Proces de Señales Biomédicas	Sistemas Embebidos en Tiempo Real	Embedded Linux over Cortex-A*	USB Device	Open Space FPGA espacio abierto	CASE2013 Papers Distinguidos	ARMCortexM0 Design Start & v6-M Architect*	
Coffee-Break 1er piso: Concurso de proyectos estudiantiles 2do piso: Salón de Auspiciantes Presentación Posters CASE2013 en Aula 203: PyC y Bio; Aula 302: FPGAs y ASICs; Aula 303: ImSE														
10:50 a 12:20		Diseño de SE usando placa Lanin (6/6)	Introducción a las FPGA turno mañ.(6/6)	Soluciones Wireless de Microchip (2/4)	Desarrollo de proyectos con EDA/MDA(2/2)	uC 9S08 de 8 bits y C para novatos (4/4)	Normativas de productos Médicos	Integrated Circuits Design Flow	Linux embebido en Atom E6xx	CASE2013 Papers Distinguidos	CASE2013 Papers Distinguidos	CASE2013 Papers Distinguidos	The ARM University Program*	
Almuerzo														
13:50 a 15:20	Hands-on mbed course (90min) (1/1)*	Desarrollo en ARM CMSIS (1/2)	Introducción a las FPGA turno tarde(5/6)	Soluciones Wireless de Microchip (3/4)	Kinetis E Cortex-M0 de Freescale (1/2)	NXP LPC1769 LPCXpresso (Parte 5/6)	Imágenes Médicas + CASE2013	Tecnología, soldadura y reballing BGA	TV Interactiva: Ginga + CASE2013	Robótica e Inteligencia Artificial	Detector fase basado en transf. Hilbert	ASIC Argentina: ClariPhy, Unitec Blue y Allegro	Econ. energía en planificador. + CASE2013	
Coffee-Break en hall central de cada piso 2do piso: Salón de Auspiciantes														
15:40 a 17:10	Hands-on mbed course (90min) (1/1)*	Desarrollo en ARM CMSIS (2/2)	Introducción a las FPGA turno tarde(5/6)	Soluciones Wireless de Microchip (4/4)	Kinetis E Cortex-M0 de Freescale (2/2)	NXP LPC1769 LPCXpresso (Parte 6/6)	Aula Magna (Planta Baja): (1) Charla debate CADIEEL (2) Entrega de premios del Concurso Estudiantil y (3) Acto de Cierre							

Detalle:

* Actividades desarrolladas en idioma inglés

Introducción a los Sist. Embebidos	FPGAs y HDLs	Software Embebido	ASICs – Application Specific Integ. Circ.	Arquitectura de Procesadores	RTOS - Real Time Operating Systems	Implementación de Sist. Embebidos
Protocolos y Comunicaciones	DSP - Digital Signal Processing	Linux Embebido	Robótica	Fabricación de Sist. Embebidos	Bioingeniería	Conferencia plenaria

Auspiciantes Diamond:



Auspiciantes Diamond



Auspiciantes Platinum



Auspiciantes Gold



Auspiciantes Silver



Instituciones auspiciantes



Universidades auspiciantes



UTN Facultades Regionales

AVELLANEDA - BUENOS AIRES - BAHÍA BLANCA -
CÓRDOBA - DELTA - HAEDO - LA RIOJA - MENDOZA -
NEUQUÉN - PARANÁ - RIO GRANDE - SAN FRANCISCO -
SANTA FE - VENADO TUERTO - VILLA MARÍA - TUCUMÁN

